

| Čas | Vedúci | Riešiteľ | Téma | Recenzent |
|-------------------------|--|----------------------|--|--------------------------------|
| 21.09.2017 08:00 | | | | |
| 08:00 | Ing. Daniel Mihályi, PhD., Ing.-Paed.IGIP | Bálint Patrik | Logický priestor a čas priebehu sieťového narušenia | Ing. Ján Perhác |
| 08:45 | Ing. Anton Baláž, PhD. | Geci Frederik | Automatizovane klonovanie OS | Ing. Branislav Madoš, PhD. |
| 09:30 | prof. Ing. Ján Kollár, CSc. | Grešlík Dávid | Automatická extrakcia rytmických vlastností hudby | Ing. Sergej Chodarev, PhD. |
| 10:15 | doc. Ing. Branislav Sobota, PhD. | Korády Dávid | Virtuálny bicykel | Ing. Dušan Janovský |
| 11:00 | Ing. Slavomír Šimonák, PhD. | Leško Lubomír | Rozšírenie platformy Algomaster pre vizualizáciu algoritmov a údajových štruktúr opravný | Ing. Štefan Korecko, PhD. |
| 21.09.2017 12:45 | | | | |
| 12:45 | Ing. Branislav Madoš, PhD. | Seman Luboš | Heuristické metódy minimalizácie algebraického vyjadrenia B-funkcií | Ing. Slavomír Šimonák, PhD. |
| 13:30 | Ing. Norbert Ádám, PhD. | Šutaj Samuel | Preklad aritmetických výrazov do jazyka VHDL | Ing. Ján Hurtuk |
| 14:15 | doc. Ing. Zdenek Havlice, CSc. | Vaško Ján | Integrované prostredie pre modelmi riadené softvérové procesy | Ing. Csaba Szabó, PhD. |
| 15:00 | Ing. Norbert Ádám, PhD. | Világi Róbert | Pripojenie registracných pokladní do siete LAN prostredníctvom USB rozhrania | Ing. Juraj Mihalov |